INSTITUT SUPERIEUR D'INFORMATIQUE ET DE MATHEMATIQUES DE MONASTIR

Calendrier des Examens de la Session de Rattrapage 2011-2012

3ème année Ingénieurs Electronique : Microélectronique

LUNDI 30/01/2012	MARDI 31/01/2012		MERCREDI 01/02/212
09h00→10h30	09h00→10h30	11h30→13h00	09h00→10h30
Co-design et Soc	Conception des Circuits VLSI	Architecture RF	Test
Salle 16	Salle 16	Salle 16	Salle 16

JEUDI 02/02/2012		VENDREDI 03/02/2012		LUNDI 06/02/212	
09h00→10h30	11h30→13h00	09h00→10h30	11h30→13h00	09h00→10h30	11h30→13h00
Physique des Composants 3	Processus de Traitement du Signal DSP	Introduction à la Compatibilité Electromagnétique	Interconnections et Electronique Rapide	Programmation Orienté Objet	Conception des Circuits Analogiques et Radiofréquence
Salle 16	Salle 16	Salle 16	Salle 16	Salle 16	Salle 16